

# El primer computador universitario en Chile: “El hogar desde donde salió y se repartió la luz”\*

Computador ER-56 de la Escuela de Ingeniería de la Universidad de Chile.

*“La difusión de los conocimientos supone uno o más hogares, de donde salga y se reparta la luz, que, extendiéndose progresivamente sobre los espacios intermedios, penetre al fin las capas extremas” (Andrés Bello, Inauguración de la Universidad de Chile, 1843).*



### Juan Álvarez

Master of Mathematics (Computer Science), University of Waterloo; Ingeniero de Ejecución en Procesamiento de la Información, Universidad de Chile. [jalvarez@dcc.uchile.cl](mailto:jalvarez@dcc.uchile.cl)



### Claudio Gutiérrez

Ph.D. Computer Science, Wesleyan University; Magíster en Lógica Matemática, Pontificia Universidad Católica de Chile; Licenciatura en Matemáticas, Universidad de Chile. [cgutierrez@dcc.uchile.cl](mailto:cgutierrez@dcc.uchile.cl)

El primer computador digital para aplicaciones científicas y de ingeniería se instaló en Chile en 1962: un ER-56 Standard Elektrik Lorenz (“Lorenzo”) de fabricación alemana, adquirido por la Facultad de Ciencias Físicas y Matemáticas de la Universidad de Chile. Fue utilizado en docencia, investigación científica y tecnológica, y en proyectos de ingeniería de instituciones estatales y empresas privadas. Este hecho instaló en el imaginario de la sociedad chilena la automatización y los computadores. Un lustro de intensa utilización sentó las bases del futuro desarrollo de la disciplina de la computación en el país.

## INTRODUCCIÓN

¿Cómo se produce el encuentro entre los computadores digitales –el fundamento tecnológico de una nueva era– y la población chilena? Hasta antes del año 1960, el tema de los computadores había estado recluido a estrechos círculos. Por una parte, académicos, principalmente de ingeniería eléctrica, que ya experimentaban con computadores analógicos. Por otra parte, ingenieros que necesitaban simulación y cálculo intensivo (numérico, de estructuras, de redes). Todos ellos se habían acercado al tema por medio de revistas, contactos y visitas a

\* Versión ampliada del paper presentado en el II SHIALC (Simposio de Historia de la Informática en América Latina y el Caribe), realizado en Medellín, Colombia, en octubre de 2012.

laboratorios internacionales. Adicionalmente, algunos científicos teóricos en las áreas de matemáticas y física, interesados en los fundamentos de la ciencia, comenzaban a explorar las bases teóricas del nuevo objeto tecnológico.

Los años 1961 y 1962 marcaron el inicio material de la computación en Chile con la llegada de sendos computadores digitales al país [1]. En diciembre de 1961 se instaló en la Aduana en Valparaíso el primer computador digital en Chile, un IBM 1401, destinado al procesamiento administrativo. El año 1962 llegó el primer computador de orientación científica, un Standard Elektrik Lorenz ER-56, de fabricación alemana, a la Facultad de Ciencias Físicas y Matemáticas (“Escuela de Ingeniería”) de la Universidad de Chile.

El impacto cultural y mediático que produjeron estos dos primeros computadores fue disímil. El IBM 1401 de la Aduana fue incorporado como una versión mejorada del procesamiento tradicional con máquinas Hollerith, y por ello su llegada pasó casi inadvertida para la población y la prensa [2]. No ocurrió lo mismo con el computador universitario. La puesta en funcionamiento del ER-56 puso en el imaginario ilustrado la percepción de que se estaba cruzando un umbral hacia una revolución en los procesos industriales. La prensa dedicó sus mejores páginas a exaltar el “nuevo cerebro electrónico”, y su puesta en funcionamiento gatilló en el mundo académico una febril actividad docente y de difusión en torno a él.

¿Por qué esta diferencia de apreciación entre el IBM 1401 de la Aduana y el ER 56 de la Universidad? En este artículo mostramos que la adquisición del ER-56 fue parte de un proceso de incorporación de nuevas ideas y tecnologías a la sociedad chilena. Su arribo fue precedido de una reflexión académica sobre los usos de la computación en la ciencia y la ingeniería. En el Consejo de la Facultad de Ciencias Físicas y Matemáticas hubo conciencia que se estaba ante una tecnología que iba a cambiar el mundo. La sesión del Consejo de 1959, que reproduce con más fidelidad esa discusión, refleja las preocupaciones sobre las necesidades que podría cubrir y los alcances de esta nueva tecnología.

La actividad posterior en torno al ER-56 confirmó esta apreciación. El computador ER-56 no se utilizó en procesos administrativos, como el IBM 1401 de la Aduana, sino que se convirtió en un centro desde donde se difundió esta nueva “luz” a otras disciplinas y organizaciones.

Junto con el ER-56 se desarrolló un Centro de Computación y un conjunto de programas, cursos y seminarios para formación sistemática de personal. Comenzaron también las primeras “investigaciones” gatilladas por la necesidad de desarrollar compiladores para lenguajes particulares. Estos antecedentes permiten considerar que el ER-56 fue el “hogar de donde se irradió la luz” de la computación digital a otros sectores de la sociedad. No es casualidad que se igualara la importancia de esta actividad con el impacto que había producido la energía nuclear y se hablara de una “segunda revolución industrial”.

Este artículo presenta la etapa previa, el arribo, la instalación, y las actividades generadas en torno al computador ER-56. La investigación se basa en diferentes fuentes: entrevistas orales individuales y grupales; actas de sesiones de Consejo; memorias de título; prensa escrita; revistas científicas y profesionales; apuntes, manuales y textos contemporáneos.

## EL AMBIENTE PREVIO (1958-1961)

### Computación Analógica

La computación en la Universidad de Chile comenzó en 1958 en la sección

de Computadores y Servomecanismos del Instituto de Investigaciones y Ensayes Eléctricos (IIEE), predecesor del Departamento de Electricidad. La sección fue creada por el profesor Guillermo González y posteriormente se transformó en el Laboratorio de Computadores y Control Automático.

Inicialmente se trabajó e investigó en computación analógica para apoyar la solución de problemas de ingeniería. De hecho, en 1958 se armó el computador analógico Heathkit. Posteriormente, se dispuso del computador analógico Applied Dynamics AD 2-64PB con tableros para realizar y mantener los programas. Adicionalmente, se contó con el computador analógico EAI modelo TR-20 [3]. Un buen resumen del estado del arte en esta área se encuentra en la memoria de título de Walter Brokering y Herbert Ohrnad: “El computador análogo electrónico y su aplicación a la resolución de problemas de ingeniería” [4].

Anticipándose al advenimiento de la computación digital, a comienzos de los sesenta, el grupo de investigación diseñó un primer computador digital experimental (COMEX) y construyó una memoria de núcleos magnéticos [3]. En este marco de experiencias se decidió la adquisición del primer computador digital para aplicaciones científicas y académicas.

### Centro de Computación

En la sesión del Consejo de la Facultad de Ciencias Físicas y Matemáticas de la Universidad de Chile, del 2 de julio de

El primer computador digital para aplicaciones científicas y de ingeniería se instaló en Chile en 1962: un ER-56 Standard Elektrik Lorenz (“Lorenzo”) de fabricación alemana, adquirido por la Facultad de Ciencias Físicas y Matemáticas de la Universidad de Chile.

1959, el Decano Carlos Mori dio cuenta “de la idea que existe en la Universidad de traer un equipo computador que podría ser usado tanto para la casa Central y para las Facultades, como para las Instituciones Estatales y Particulares” [5]. En la tabla de la sesión, el físico Carlos Martinoya señaló:

*La necesidad creciente de entregar a los profesionales que forma en las escuelas de su dependencia métodos eficaces de cálculo que puedan ayudarles en la aplicación de sus conocimientos a problemas prácticos.*

*No obstante queda por realizar una labor importante: ella se relaciona primero con las necesidades de computación en los trabajos de los institutos tecnológicos y de investigación, dependientes de la Facultad y, segundo, con las necesidades de computación y procesamiento de información en entidades técnicas y administrativas nacionales.*

Concluyó proponiendo el siguiente proyecto de acuerdo que se aprobó por unanimidad:

*Acordar la creación en la Facultad, mediante la cooperación de los Institutos de Física y Matemáticas, de Investigación y Ensayes Eléctricos y Ensayes de Materiales, de un Centro de Computación que atenderá las necesidades científicas y tecnológicas de la Universidad en estas materias.*

La creación del Centro de Computación se concretó en agosto de 1961. El Decano Carlos Mori señaló que “la creación de este Centro por la Universidad responde a la necesidad de introducir en el país una herramienta que ha revolucionado los conceptos vigentes en relación con la amplitud y alcance de las investigaciones y estudios de índole industrial, económico, administrativo, científico, etc.”. Después de un amplio debate en el Consejo de Facultad, se aprobó la creación del Centro por 25 votos contra 6 y 3 abstenciones [6]. La creación fue confirmada en la sesión del Consejo Superior Universitario del 13 de septiembre. Cabe señalar que dos años antes el Gerente General de Endesa, el ingeniero Raúl Sáez, propuso la creación de un “Centro Nacional de Cálculo” patrocinado por una universidad [7].

El Centro de Computación (CEC) se creó como una unidad independiente, bajo la

dirección del ingeniero Santiago Friedmann, con los siguientes objetivos iniciales:

- Prestar servicio de procesamiento de datos a los Centros e Institutos de la Universidad de Chile, a las otras Universidades y a las demás instituciones que lo soliciten.
- Difundir el conocimiento de las técnicas derivadas de la operación de computadores digitales y formar el personal necesario, tanto para el Centro como para las instituciones similares del país.

## Adquisición del ER-56

La selección y gestión de la compra de un computador digital fue encabezada por los académicos Joaquín Cordua, Director del IIEE, y Gastón Pesse, encargado de la Sección de Electrotecnia y Alta Tensión. La idea original fue comprar un computador IBM, pero la empresa sugirió esperar un nuevo modelo. Se decidió entonces adquirir el computador alemán ER-56 fabricado por Standard Elektrik Lorenz (SEL) [8].

En 1961 se contrató a la firma SEL de Alemania, un crédito por la suma de DM 1.380.230 (aproximadamente 400.000 dólares) el que

fue cancelado con una cuota al contado de DM 452.850 y el saldo de DM 997.380 en cinco letras iguales equivalentes cada una a DM 185.476 [9].

La sigla ER-56 corresponde a “Elektronischen Rechenanlage von 1956”: Equipo Calculador Electrónico de 1956. De hecho la guía de despacho de la Aduana especificó “máquina calculadora eléctrica automática” [10]. El ER-56 se consideró pionero europeo en computadores completamente transistorizados, que reemplazaron a los computadores a tubos, mejorando la confiabilidad en un 50%. El primer computador ER-56 estuvo operativo en 1959. Su diseñador fue Karl Steinbuch (1956), quien además en 1957 acuñó el término “Informática” como un acrónimo de Información y Tecnología Automática [11].

## Preparación

Una vez decidida la compra, comenzó una intensa preparación y capacitación. El profesor de ingeniería eléctrica Guillermo González impartió cursos de capacitación y preparó los primeros apuntes [12]. A modo de ejemplo, la página 22 de los apuntes contiene un programa que calcula una sumatoria matemática (Figura 1).

Figura 1

Programa para encontrar  $S = \sum_{i=1}^{20} a_i$

Estamos ahora en condiciones de hacer el programa.

| Celda de instrucción |           | Explicación                          |
|----------------------|-----------|--------------------------------------|
| 507                  | 7200 0 00 | Coma flotante                        |
| 508                  | 0140 0 31 | 0 → A                                |
| 509                  | 0000 1 91 | 0 → J1                               |
| 510                  | 0100 1 35 | (A) + (0100 + (J1)) → A              |
| 511                  | 0002 1 93 | (J1) + 2 → J1                        |
| 512                  | 0040 1 98 | (J1) comp. 40                        |
| 513                  | 0510 0 16 | Salto si <                           |
| 514                  | 0142 0 32 | (A) → S                              |
| ....                 | .....     | Alto o enlace con resto del programa |

Un programa del computador ER-56.

Figura 2



El computador Standard Elektrik Lorenz ER-56 (foto gentileza de W. Riesenköning).

Por otra parte, en diciembre de 1961, se realizó por primera vez un seminario de doce sesiones dirigido a las empresas con el siguiente temario:

- El Computador Electrónico dentro de la familia de las calculadoras.
- Los componentes básicos de un computador.
- Diagrama de bloque del computador.
- Cómo se formula un problema para el computador y la entrega de datos.
- Aplicaciones sobre problemas y ejecución de sus diagramas de flujo.
- Programación para el computador electrónico.

Asistieron representantes de Ferrocarriles del Estado, Banco Crédito e Inversiones, IBM, Compañía Manufacturera de Papeles y Cartones, Molinos y Fideos Luchetti S.A., S. A. Yarur, Compañía Chilena de Electricidad, Endesa, Editora Zig-Zag, Chiprodal y Compañía de Cervecerías Unidas [13].

## INSTALACIÓN Y PRESENTACIÓN DEL ER-56 (1962-1963)

### Capacitación en Alemania

Para recibir la capacitación final del fabricante y preparar la llegada del ER-56 a Chile, los primeros meses de 1962 viajaron a Stuttgart José Dekovic, Guillermo González y Jean Marie de Saint Pierre [14].

José Dekovic, ingeniero investigador del CEC, viajó entre el 6 de enero y el 6 de junio de 1962 para realizar estudios relacionados con la organización, operación, explotación y puesta en marcha del Centro de Computación, primeramente en Stuttgart y luego completó su entrenamiento en el Centro Internacional de Cálculo en la Universidad de Roma.

Guillermo González, ingeniero jefe de la Sección de Computadores del IIEE, viajó el 6 de febrero de 1962 durante tres meses, y recibió capacitación en los aspectos

de ingeniería de computadores digitales relacionados con el computador digital ER-56.

Jean Marie de Saint Pierre, investigador del IIEE, viajó por tres meses a partir del 11 de febrero de 1962 y recibió entrenamiento en los problemas de mantenimiento del ER-56.

### Instalación

El ER-56, que se instaló entre los meses de junio y agosto de 1962 en el subterráneo del edificio de Química, fue administrado por el Centro de Computación y su mantención técnica fue encargada al IIEE. Prontamente fue coloquialmente apodado “el Lorenz” o “Lorenzo”, en alusión a su fabricante Standard Elektrik Lorenz, y al género masculino que se atribuye a los computadores en Chile.

El ER-56 se adquirió con una memoria de tres mil palabras de siete dígitos decimales, un tambor magnético de doce mil palabras, y una lectora de cinta de papel perforado. Los resultados se imprimían con un teleimpresor.

Desde el punto de vista del software, los programas se escribían en los lenguajes de máquina y Alcor (un subconjunto de Algol para el ER-46). El ER-56 funcionaba sin sistema operativo, por lo que su operación se realizaba manualmente a través del panel (“pupitre”) de control (ver esquema en el Anexo 2).

Para apoyar la instalación y la operación inicial, la SEL envió al ingeniero alemán Wolfgang Riesenköning, quien capacitó a los chilenos en Alemania y puso en funcionamiento el Centro de Computación de la Universidad de Bonn. Riesenköning llegó el 1 de septiembre de 1962, permaneció varios meses en Chile, dictó diversas charlas y cursos en la Facultad y en otras universidades del país y publicó un apunte de programación en Algol [15].

### Actividades de difusión

Una vez instalado el computador, se realizaron diversas actividades de difusión con el propósito de fomentar su uso. El 27 de agosto de 1962, Santiago Friedmann, Director del CEC, ofreció la conferencia “La era del computador se inicia en Chile – consideraciones sobre sus efectos en el

ejercicio de la ingeniería” en el Instituto de Ingenieros [16]. Su exposición abordó los siguientes temas:

- ¿Por qué fue necesario crear el computador?
- La mecanización de la inteligencia.
- Enseñando a leer y escribir (las máquinas Hollerith).
- El computador digital.
- El Centro de Computación de la Universidad de Chile.

Su charla finalizó señalando que “el Centro de Computación está abierto al uso de sus facilidades por el público: otras universidades, empresas públicas y privadas, profesionales, etc.” en tres niveles específicos: entrenamiento, asesoría y procesamiento.

Por otra parte, el CEC organizó un seminario sobre computadores especialmente orientado hacia los profesores e investigadores de todas las universidades del país. Los participantes quedaron capacitados para formular sus problemas a un computador digital electrónico. El seminario se realizó entre el 27 de agosto y el 14 de septiembre de 1962 y fue dictado por el ingeniero Jean Marie de Saint-Pierre. Posteriormente, entre el 24 de septiembre y mediados de

octubre, se realizó la segunda parte a cargo del ingeniero Manuel Quinteros, donde se resolvieron y programaron problemas específicos [17].

En febrero de 1963, en la sede del Club de la Unión, el ingeniero del CEC José Dekovic ofreció una charla para el Rotary Club que el diario La Nación tituló “Computadores electrónicos dan lugar a la segunda revolución industrial” [18]. La crónica informó que:

*Caracterizando los últimos 25 años en el aspecto tecnológico, el conferenciante señaló dos hechos fundamentales: 1.- el dominio y la utilización de la energía atómica, y 2.- el gran desarrollo de la automatización, posibilitada por los computadores. El segundo de estos hechos ha dado lugar a lo que algunos llaman la Segunda Revolución Industrial.*

## El “cerebro electrónico” en la prensa

La presentación del ER-56 a la opinión pública se realizó en una masiva conferencia de prensa el 11 de enero de 1963. El diario La Nación tituló la noticia “Cerebro electrónico reemplazará al hombre en tareas improductivas” [19] e informó que:

*La gigantesca máquina, que ocupa un gabinete de 12 por 2.30 metros y pesa 8.950 kilos, informó a los reporteros en un segundo y medio cuánto habían vendido 30 empleados de una casa comercial y cuál había sido su comisión. Santiago Friedmann, Director del Centro, dio a conocer la complicada maquinaria y señaló sus múltiples ventajas – con un funcionamiento de 7 a 8 horas diarias – explicó- su mayor ventaja es su monstruosa rapidez, puede hacer una cantidad ilimitada de operaciones y rinde 300 escudos por hora de trabajo, con lo cual amortizará en siete años su costo que es de 400.000 dólares.*

El texto de la foto (ver Figura 3) titulada “Un cerebro de 8.950 kilos” señalaba que:

*El computador electrónico que ocupa la Universidad de Chile en sus investigaciones científicas, hizo demostraciones ayer sobre los diferentes cálculos que puede hacer en tiempo récord para aliviar al hombre de tareas inútiles e improductivas. En el grabado, los periodistas observan mientras la máquina responde una de las preguntas que habría requerido horas de trabajo a una persona.*

Por su parte, la portada del diario El Mercurio informó con el título “Cerebro electrónico adquirido por la Universidad piensa y memoriza” y el siguiente resumen [20]:

*El computador digital es capaz de jugar ajedrez; resuelve en apenas un segundo más de mil quinientas multiplicaciones. “Piensa” mediante fórmulas lógico-matemáticas que le son proporcionadas junto a los datos que procesará. “Recuerda” gracias a un archivo maestro que, para ulteriores operaciones, sólo requiere de datos complementarios y variables. Funciona a temperatura moderada, pues “se le calienta la cabeza”, e indica su dolencia.*

El texto de la foto (ver Figura 4) de la primera página del diario indicaba que:

*El 18 de septiembre de 1810 fue un día martes, según la contestación que en fracciones de segundo dio el reluciente aparato que se observa en la fotografía. Esta es una máquina electrónica capaz de jugar ajedrez, formular diagnósticos médicos y resolver todo problema susceptible de ser*

Figura 3



Foto del ER-56 en diario La Nación, enero de 1963.

Figura 4



Foto del ER-56 en diario El Mercurio, enero de 1963.

*planteado en términos matemáticos. Fue adquirido por el Centro de Computación de la Universidad de Chile.*

Por su parte, la revista *Ercilla* tituló la noticia “El cerebro Mecánico de la U” con el siguiente y ambicioso resumen [21]:

*Sabe ejecutar y componer música, hacer acertadamente diagnósticos médicos, resolver todo tipo de problemas lógicos, jugar ajedrez, y matemáticos (sic), a la velocidad de 2.000 operaciones por segundo y posee la memoria más eficaz y amplia que es dado imaginar.*

Días después una columna editorial del diario *La Nación* titulada “Competencia de cerebros”, era más moderada expresando en el último párrafo [22]:

*Magnífica la técnica, y los robots, y cuanto ingenio salga para aligerar las tareas estólicas. Pero, por favor, no aplaudamos más los cerebros electrónicos que los hechos de materia orgánica. Ellos cuando se destruyan nunca se convertirán en flores o en gusanos como los nuestros.*

Tres meses después, con motivo de las elecciones municipales de abril de 1963, la revista de sátira política *Topaze* publicó caricaturas del Presidente Alessandri y del futuro Presidente Frei (ver Figura 5) y entrevistó al “cerebro electrónico” que falló al hacer los escrutinios [23]:

*O sea, caballeros, que reconozco hidalgamente que no me la puedo –terminó confidenciándonos el cerebro electrónico-. Y por favor, nada de fotos, porque siempre salgo movido –nos dijo al despedirnos mientras nos palmoteaba cariñosamente la espalda.*

La situación se produjo por una falla en la lectora de cinta debido a una pequeña desviación en su célula fotoeléctrica [10].

## UTILIZACIÓN DEL LORENZO (1962-1966)

### Proyectos

Inicialmente el ER-56 fue utilizado por Endesa (procesamiento de información hidrológica y estudios de energía), la Dirección de Riego (análisis de los recursos de agua), la Dirección de Vialidad (cálculo de cubificaciones de los movimientos de tierra), y Enap (interpretación de mediciones de terreno para determinar yacimientos) [16].

En la Facultad de Ciencias Físicas y Matemáticas el computador fue utilizado en proyectos de investigación de centros e institutos, en algunos casos en colaboración con empresas públicas o privadas. Sus resultados se reflejaron en las memorias de titulación de al menos cuatro ingenieros

eléctricos, siete industriales y once civiles según se observa en Anexo 1.

El Centro de Computación prestó servicios a centros, laboratorios e institutos: Laboratorio de Estructuras, Departamento de Exploraciones de Geofísica, IDIEM, Instituto de Física y Matemáticas (departamentos de Biofísica y Cristalografía), IIEE, Centro de Radiación Cósmica, Centro de Geodesia y Cátedra de Química Teórica. Por otra parte, se prestó servicios a reparticiones externas: Instituto Forestal (FAO), CORFO, UTFSM, SONAP, ENDESA, Ministerio de Obras Públicas (Direcciones de Riego y Vialidad) y Municipalidad de Santiago (Intendencia) [17].

### Tarifas

Después de un intenso uso inicial, a partir del 1 de enero de 1963 se fijaron las siguientes tarifas por los servicios [24]:

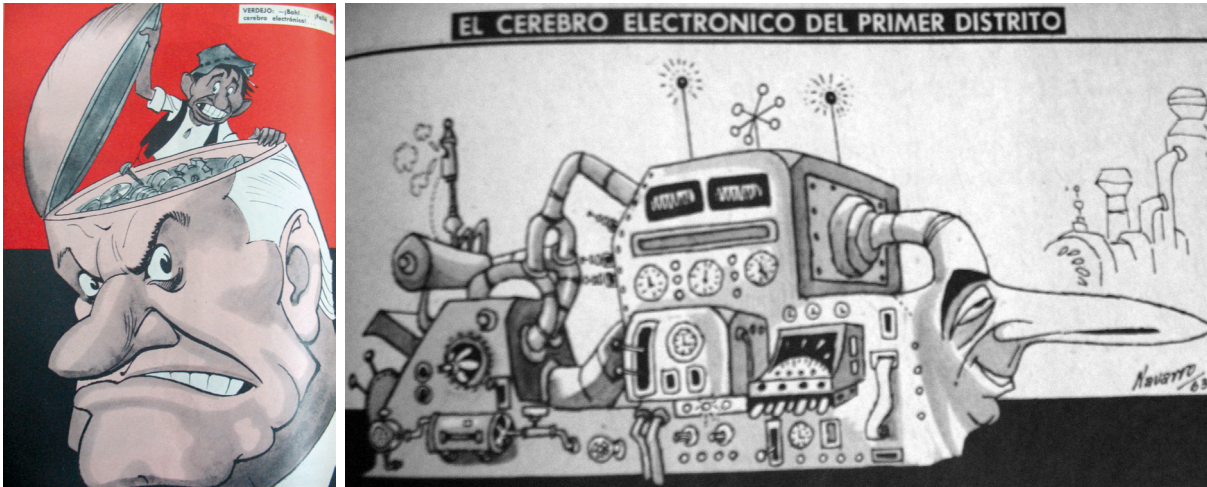
- Tarifa base por servicio del computador digital electrónico, por minuto (con un cargo mínimo de 2 minutos): E°5,00.
- Tarifa base por elaboración de cinta perforada por palabra (dato hasta siete caracteres), en exceso sobre 200 palabras por minuto de computación: E°0,002.
- Tarifa base por impresión de resultados, la hora: E°3,00.

Los trabajos que realice el Centro de Computación, para atender necesidades de la docencia universitaria, serán gratuitas.

Las tarifas antes señaladas, serán rebajadas en un 60% en los trabajos que el Centro realice en beneficio de la investigación universitaria, cuando sean financiados con fondos universitarios, y en un 50% cuando se trate de pruebas de programas. En el caso de prueba de subrutina, el trabajo que realice el Centro será gratuito por el tiempo que se haya convenido y el exceso sobre ese tiempo se cancelará con un 50% de descuento sobre la tarifa base.

Los costos de programación, asesoría, docencia, etc., serán convenidos entre el usuario y el Director del Centro de Computación.

Figura 5



Caricaturas de Alessandri y Frei Montalva en Revista Topaze, abril de 1963.

## Perfeccionamiento

La utilización intensiva del ER-56 gatilló la necesidad de perfeccionamiento de los ingenieros del Centro de Computación [25]. Santiago Friedmann viajó en marzo de 1963 por un año a realizar estudios sobre Computación Digital en la Universidad de California, Berkeley, a través de una beca de la Comisión Fulbright. En enero de 1964, Jean Marie de Saint Pierre del IIEE, haciendo uso de una beca del Gobierno francés, viajó a la Universidad de París a realizar estudios sobre computadores. Posteriormente, en septiembre de 1964, Hugo Segovia viajó al Centro de Computación de la Universidad de California para desarrollar un plan de estudios e investigación. En el mismo año, Manuel Quinteros y Pedro Taborga viajaron becados al MIT.

## Docencia

La labor docente relacionada con el computador consistió en seminarios de divulgación técnica generales y para empresas específicas, capacitación para investigadores, y cursos de cálculo numérico, de programación y de estadística [17]. Por su parte, el Departamento de Estudios Generales de la Escuela de Economía creó la cátedra de “Elementos de Computación Electrónica” que se impartió en el séptimo semestre de su carrera [26].

La labor docente más importante comenzó en marzo de 1966 cuando la Facultad introdujo

un curso semestral de “Computación y Cálculo Numérico” en el segundo año de las carreras de Ingeniería. El curso se orientaba a la comunicación hombre-máquina a través de diversos lenguajes para el cálculo numérico y no numérico en el computador ER-56: lenguaje de máquina, Algol y Lisp. Para apoyar el curso se escribió un texto de siete capítulos cuyo editor fue Efraín Friedmann. Los cuatro primeros se refieren a los computadores y a los fundamentos de programación y fueron escritos por Adriana Kardonsky y Víctor Sánchez. El capítulo cinco presenta el lenguaje Algol y su autor es Víctor Sánchez. Los capítulos seis y siete, de “Análisis Numérico” y de “Programación no Numérica” (usando LISP), fueron escritos por Manuel Quinteros y Hugo Segovia respectivamente. En el Anexo 3 se presenta la tabla de contenidos del libro, que permite apreciar el estado del arte de la enseñanza de la computación después de tres años de experiencia del uso del ER-56 [27].

## Carrera de “computación”

En el Consejo Universitario del 30 de diciembre de 1964 el Decano de la facultad de Ciencias Físicas y Matemáticas Enrique D’Etigny propone un Plan de Estudios en Computación [28]:

*El Decano Señor D’Etigny expresa que el Departamento de Matemáticas de la Facultad de Ciencias Físicas y Matemáticas, a raíz de la instalación en Chile de las Máquinas Computadoras especializadas,*

*que en este momento suman 10 y hay 3 o 4 que deben llegar el próximo año, estimó que era necesario formar matemáticos que pudieran estudiar los problemas que deben ser planteados a estas máquinas.*

*La Facultad, sin embargo, se anticipó a esta idea y tiene, desde hace 3 años, un grupo de trabajo en matemáticas aplicadas, en realidad, en computación y, desde hace 2 años, funciona un computador de cierta importancia. Ahora desea ofrecer, como una carrera profesional adicional, a los alumnos de Ingeniería, la posibilidad de dedicarse a este campo. En especial, se ha tenido en cuenta que para abastecer normalmente de problemas a una máquina como ésta se requiere un equipo de 6 personas, lo que supone, en este momento, 70 personas, que, sin embargo, no han sido formadas.*

Después de un intenso debate, y con fuerte oposición de varios decanos, la propuesta fue postergada. Posteriormente, en la sesión del 13 de enero de 1965, mediante la gestión del Rector Eugenio González, se aprobó finalmente un Plan de Estudios distinto para una carrera de Ingeniería Matemática de cinco años de duración.

## Desarrollo de lenguajes de programación

La programación del computador se realizó inicialmente en los lenguajes de máquina (programación “directa”) y Alcor apoyándose en la asesoría y publicaciones del Centro

[29,30]. Para superar la incomodidad de la programación en lenguaje de máquina, el ingeniero Fernando Vildósola desarrolló Adrela, un pequeño lenguaje ensamblador. Posteriormente desarrolló Ladrea, que traducía programas desde el lenguaje de máquina al lenguaje Adrela [31]. Más tarde implementó Slap (un lenguaje simple para la programación automática) [32]. Años después, el ingeniero electricista Herbert Plett implementó el lenguaje TNP [33].

## Evolución del Centro de Computación

Con la reforma estructural de la Facultad en 1964, a partir del 1 de enero de 1965 el Centro de Computación junto con el Centro de Matemáticas conformaron el Departamento de Matemáticas dirigido por el ingeniero Efraín Friedmann [17]. Para entonces el Centro de Computación contaba con el siguiente personal:

- Ocho investigadores de jornada completa.
- Cuatro investigadores auxiliares con media jornada (estudiantes de Ingeniería).
- Seis programadores de jornada completa.
- Siete programadores ayudantes con  $\frac{1}{4}$  de jornada.
- Un técnico de mantenimiento del equipo.
- Dos operadores de consola (del panel de control del computador).
- Un operador de teleimpresores.
- Una bibliotecaria.
- Dos secretarías.
- Un portero y un chofer.

Los ocho investigadores de jornada completa, con una excepción, eran ingenieros egresados de la Universidad de Chile:

- Efraín Friedmann, Ingeniero Civil y Eléctrico con estudios de ingeniería nuclear.
- Santiago Friedmann, Ingeniero Civil.
- Manuel Quinteros, Ingeniero Civil.
- Francisco Radó, Ingeniero Civil.
- Víctor Sánchez, Ingeniero Mecánico Industrial (Universidad Técnica del Estado).
- Héctor Hugo Segovia, Ingeniero Civil Industrial.
- Pedro Taborga, Ingeniero Civil Industrial.
- Germán Torres, Ingeniero Civil.

Las nuevas y crecientes necesidades docentes y de servicio aconsejaron una ampliación del ER-56. Lamentablemente, la fábrica SEL cerró y "Lorenzo" fue uno de los pocos equipos que se contruyeron. El CEC buscó una alternativa, que se concretó en diciembre de 1966 con la adquisición e instalación de un IBM/360-40, un computador de "tercera generación" (tecnología de circuitos integrados) y de "propósito general" (para aplicaciones científicas y administrativas). Consecuentemente, el intenso uso del ER-56, de alrededor de ocho horas diarias utilizando cintas de papel perforado, fue rápidamente desplazado por el nuevo computador que utilizaba tarjetas perforadas, discos y cintas magnéticas. A mediados de los setenta

terminó sus días como una reliquia utilizada con fines didácticos y para demostraciones (como por ejemplo la interpretación musical del "vuelo del moscardón") hasta ser lentamente desmantelado [34].

## CONCLUSIONES

Hemos trazado la trayectoria del primer computador universitario que llegó al país, y el ambiente que lo permitió y que a su vez se generó producto de su llegada.

El computador ER-56 estableció las relaciones entre la computación y el mundo científico e industrial en Chile, resolviendo problemas de diversas áreas de la ingeniería. Su entorno, el Centro de Computación de la Universidad de Chile, se constituyó en un "Centro Nacional de Cálculo" que brindó servicios de entrenamiento, asesoría y procesamiento al medio nacional.

El Centro hospedó el núcleo inicial, el embrión, de la investigación en computación en Chile. Fue en torno al ER-56 que académicos e ingenieros diseñaron lenguajes e implementaron compiladores. La continuidad y progreso de este quehacer gatilló posteriormente la creación de las primeras carreras profesionales y un departamento científico y académico que contribuyó importantemente a la configuración y el desarrollo posterior de la disciplina.

De los antecedentes presentados, es interesante colegir que esta empresa fue una exitosa labor colectiva, con participantes de diversas formaciones y orígenes. Muchos de ellos contribuyeron posteriormente a desarrollar el área en otras instituciones nacionales.

La actividad computacional desarrollada en torno al ER-56 no pasó inadvertida. Los principales periódicos recogieron su inauguración, y siguieron las noticias sobre sus actividades. Las organizaciones profesionales y académicas comenzaron a hablar de la computación e incorporar el tema en sus agendas. Una nueva época había nacido para el país.

Figura 6



Personal del Centro de Computación en un cóctel de celebración, septiembre de 1964.



## AGRADECIMIENTOS

Agradecemos la valiosa colaboración de los profesores Guillermo González, Wolfgang Riesenköning, José Dekovic, Jean Marie de Saint Pierre, Víctor Sánchez, Hugo Segovia, Fernando Vildósola, Enrique D'Etigny, Joaquín Córdua, Santiago Friedmann y Julio Zúñiga.

Agradecimientos también para Gabriel Ahumada de la Biblioteca del Congreso; Carlos Adiazola del Archivo del diario La Nación; Patricia Liberona del Archivo Central Andrés Bello; Ana María Carter, Daniel Encalada y Luis Cortés de la Biblioteca de la Facultad de Economía y Negocios; Rosa Leal, Directora de la Biblioteca Central, y Luis Celis, Jefe

de Recursos Humanos, de la Facultad de Ciencias Físicas y Matemáticas. Y a Nelson Baloian, Director, y Pablo Barceló, editor de la Revista Bits, y, a través de ellos, a toda la comunidad del Departamento de Ciencias de la Computación que colabora con el proyecto de Historia de la Computación en Chile. BITS

## REFERENCIAS

- [1] Álvarez, Juan; Gutiérrez, Claudio. "History of Computing in Chile, 1961-1982: Early years, Consolidation and Expansion". IEEE Annals of the History of Computing. Vol 34 N°3. July-September 2012.
- [2] Álvarez, Juan. "El primer computador digital en Chile: Aduana de Valparaíso, diciembre de 1961". Revista Bits. DCC, FCFM, U. de Chile. 2<sup>do</sup> semestre 2011. Versión digital en: [http://dcc.comopapel.com/revista\\_bits\\_de\\_ciencia/6/##/page/20-21](http://dcc.comopapel.com/revista_bits_de_ciencia/6/##/page/20-21).
- [3] González, Guillermo. Presentación en I Taller de Historia de la Computación en Chile. Santiago. 2009.
- [4] Brokering, Walter; Ohrband, Herbert. "El computador análogo electrónico y su aplicación a la resolución de problemas de ingeniería". Memoria de Ingeniero Civil Electricista. FCFM, U. de Chile. 1960.
- [5] Facultad de Ciencias Físicas y Matemáticas. Acta de la sesión N° 103 del Consejo de la Facultad. 2 de julio de 1959.
- [6] Facultad de Ciencias Físicas y Matemáticas. Acta de la sesión N° 122 del Consejo de la Facultad. 17 de agosto de 1961.
- [7] Sáez, Raúl. "Universidad y Empresa". Boletín de la Universidad de Chile N° 1. Abril 1959.
- [8] Comunicaciones FCFM. "Hombres que moldearon la historia de Beauchef". Revista FCFM N° 46. Primavera 2009.
- [9] Universidad de Chile. Acta del Consejo Universitario. 27 de mayo de 1964.
- [10] Prenafeta, Sergio. "La nueva era de los computadores viejos". Revista Informática. Vol.1 N° 3. Mayo 1979.
- [11] Widrow, B.; Hartenstein, R.; Hecht-Nielsen, R. "1917 Karl Steinbuch 2005". IEEE Computational Intelligence Society. August 2005.
- [12] González, Guillermo. "Curso de programación del computador digital ER-56". IEEE. 1961.
- [13] Diario La Nación. "Computador electrónico se incorpora a administración de las empresas chilenas". 9 de diciembre de 1961.
- [14] Universidad de Chile. Actas del Consejo Universitario del 14, 21 y 28 de marzo de 1962.
- [15] Riesenköning, Wolfgang. Presentación en I Taller de Historia de la Computación en Chile. Santiago. 2009.
- [16] Friedmann, Santiago. "La era del computador se inicia en Chile. Consideraciones sobre sus efectos en el ejercicio de la Ingeniería". Anales del Instituto de Ingenieros. Año LXXV N° 4. Agosto-octubre 1962.
- [17] U. de Chile. "La Facultad de Ciencias Físicas y Matemáticas". Noviembre 1964.
- [18] Diario La Nación. "Computadores electrónicos dan lugar a la segunda revolución industrial". 8 de febrero de 1963.
- [19] Diario La Nación. "Cerebro electrónico reemplazará al hombre en tareas improductivas". 12 de enero de 1963.
- [20] Diario El Mercurio. "Cerebro electrónico adquirido por la Universidad piensa y memoriza". 12 de enero de 1963.
- [21] Revista Ercilla. "El cerebro Mecánico de la U". N° 1443. 16 de enero de 1963.
- [22] Diario La Nación. "Competencia de cerebros". 13 de enero de 1963.
- [23] Revista Topaze. "El cerebro electrónico". N° 1590. 12 de abril de 1963.
- [24] Universidad de Chile. Actas del Consejo Universitario. 18 de enero de 1963.
- [25] Universidad de Chile. Actas del Consejo Universitario. 26 de diciembre de 1962, 29 de enero de 1964, 16 de septiembre de 1964.
- [26] Universidad de Chile. Actas del Consejo Universitario. 3 de abril de 1963.
- [27] CEC. "Curso de Computación y cálculo numérico". CEC, FCFM, U. de Chile. 1966.
- [28] Universidad de Chile. Actas del Consejo Universitario. 30 de diciembre de 1964.
- [29] CEC. "Descripción del computador digital electrónico Standard Elektrik Lorenz ER-56.1". CEC. 1963
- [30] Radó, Francisco. "Fundamentos de Programación (orientada al computador ER-56.1)". CEC. 1963.
- [31] Vildósola, Fernando. Presentación en I Taller de Historia de la Computación en Chile. Santiago. 2009.
- [32] Vildósola, Fernando. "SLAP: un lenguaje simple para la programación automática de un computador digital". CEC. 1966.
- [33] Plett, Herbert. "TNP: un lenguaje versátil para la programación del computador digital ER-56". Departamento de Electricidad, FCFM, U. de Chile. 1969.
- [34] Otero, Sofía. "Beauchef, la cuna del desarrollo computacional chileno". Revista FCFM. N° 43, pp. 37-39. Primavera 2008.

## Anexo 1

## Trabajos de Título de la Escuela de Ingeniería de la Universidad de Chile que utilizaron el computador ER-56.

| Año | Especialidad | Ingeniero    | Prof.Guía   | Empresa      | Título de la Memoria   |
|-----|--------------|--------------|-------------|--------------|--|
| 62  | Eléctrica    | E.Gaete      | E.D'Etigny  | Endesa       | Despacho de carga económico del sistema interconectado mediante el computador digital.                 |
| 63  | Eléctrica    | E.Bianchi    | E.Friedmann | Endesa       | La previsión de las demandas de energía eléctrica a corto plazo.                                       |
| 63  | Industrias   | P.Taborga    | J.Cauas     | CAP          | Aplicación de la teoría de esperas.  |
| 63  | Civil        | M.Quinteros  | A.Arias     |              | Estudio teórico del comportamiento de edificios con pisos recogidos sometidos a temblor.               |
| 63  | Industrias   | H.Segovia    |             | CMPC         | Aplicación de los métodos de investigación operacional al control de inventarios en la industria.      |
| 64  | Industrias   | J.Sutter     |             | Endesa       | Análisis comparativo de sistemas tradicionales y de trayectoria crítica para prog. y control de obras. |
| 64  | Industrias   | A.Krell      | J.Cauas     | Enami        | Aplicación de programación lineal al problema de distribución de productos minerales de la Enami.      |
| 64  | Civil        | F.Radó       | A.Arias     |              | Estudio teórico del comportamiento de edificios con pisos recogidos y que se deforman por flexión.     |
| 65  | Civil        | M.J.Bolelli  |             | Agua Potable | Estudio del cálculo de redes de agua potable usando la computación digital.                            |
| 65  | Civil        | C.Leighton   | J.Monge     |              | Análisis dinámico de edificios con torsión en planta.  |
| 65  | Eléctrica    | M.Mertens    |             |              | Solución de problemas de sismica artificial mediante el computador ER-56.                              |
| 65  | Civil        | R.Peralta    | A.Quintana  |              | Algunos métodos de aerotriangulación.  |
| 65  | Eléctrica    | L.Ponce      | A.Cisternas |              | Propagación de pulsos en esferas fluidas heterogéneas.   |
| 65  | Civil        | G.Torres     |             | MOP          | Diseño de superestructuras en puentes con viga metálica y losa colaborante.                            |
| 65  | Civil        | J.Wachholtz  |             |              | Análisis elástico de vigas altas.  |
| 66  | Industrias   | H.Donosó     | J.Cauas     | Endesa       | Programación Matemática y economías de escala en planificación eléctrica.                              |
| 66  | Civil        | C.Gaete      |             |              | Estudio elástico de muros.   |
| 66  | Civil        | P.Ortigosa   |             |              | Solución computacional de un emparillado de vigas.   |
| 66  | Civil        | J.Poblete    |             |              | Programación matemática aplicada al estudio del aprovechamiento de recursos hidráulicos.               |
| 66  | Industrias   | J.Radmilovic |             |              | El método de los planos cortantes en la programación no lineal.  |
| 66  | Civil        | M.Sarrazín   |             |              | Proyecto de losa de pruebas para un laboratorio de ensayo de estructuras.                              |
| 66  | Industrias   | A.Scopelli   |             |              | Modelo de simulación del sistema eléctrico interconectado chileno.                                     |



Anexo 3

Tabla de contenidos del texto "Curso de Computación y Cálculo Numérico" [27].

págs.

Estructura de bloques 5.63 Rótulos en estructura de bloques 5.69 Procedimientos 5.73 Llamada por nombre 5.76 Llamada por valor 5.79 Especificaciones 5.83 Funciones 5.85 Procedimientos recursivos 5.87 Procedimientos en Cálculo 5.90 Restricciones 5.91 Bibliografía 5.98

Cap. VI ANALISIS NUMERICO ..... 6.1 - 6.77

Prefacio. Introducción. Errores de Cálculo Numérico 6.1 Errores por redondeo 6.4 Propagación de errores. Errores absolutos 6.9 Errores relativos 6.10 Ejemplos 6.12 Ejercicios 6.16 Aplicaciones de Álgebra Lineal. Resolución de un sistema de ecuaciones lineales por el método de eliminación 6.18 Programa general 6.21 Errores por redondeo y criterio para elección del pivote 6.25 Errores "probables". Errores por truncamiento 6.29 Ajuste cuadrático de curvas 6.31 INTERPOLACION. Definición de diferencias divididas 6.39 Fórmula de interpolación de Newton 6.47 Polinomio de interpolación de Lagrange 6.51 Fórmula de Gregory Newton 6.52 Fórmula de Gauss 6.53 Fórmulas de Stirling y de Bessel 6.56 Fórmula de Everett 6.60 Ejercicios 6.63 Algunas fórmulas de integración numérica. El método. Fórmulas del error 6.64 Fórmulas de Newton-Cotes. Primera fórmula de la regla de Simpson. Regla de Weddle. 6.66 Ejercicios 6.72 Ecuaciones Diferenciales Ordinarias 6.74 Sistema de ecuaciones diferenciales 6.77

Cap. VII PROGRAMACION NO NUMERICA ..... 7.1 - 7.43

Procesadores de listas 7.2 Árboles y listas 7.3 Representación de listas en la memoria de un computador 7.4 Procedimientos recursivos e iterativos 7.6 Procesador de listas "LISP ER-56" 7.7 Implementación en el ER-56 7.14 El sistema 7.15 Funcionamiento 7.16 Recolector de basura 7.17 Ejemplos 7.19 Lista inicial de átomos 7.23 Lista de detecciones 7.24 Operación del intérprete 7.25 Descripción del intérprete de LISP en su propio lenguaje 7.27 Bibliografía 7.30 Ejercicios 7.31 Compiladores y sistemas 7.35 Búsqueda, ordenamiento y clasificación de información 7.40

I N D I C E

págs.

Cap. 1 COMPUTADORES ..... 1 - 4.1

A. Etapas Tecnológicas 1.1 Computadores Electromecánicos 1.4 Computadores Electrónicos a tubos 1.5 Computadores Electrónicos a Transistor 1.6 Mercado actual de computadores 1.7 Aplicaciones 1.11 Medición, cuento 1.12 a) Problemas científicos 1.13 b) Procesamiento de datos 1.14

Cap. 2 PRINCIPIOS ..... 1.15-1.19

Estructura de un sistema de Computación: a) Diagrama de bloques 1.15 b) Funcionamiento del sistema 1.16 c) Configuraciones típicas 1.17 d) Sistemas de Entrada y Salida 1.19

Cap. 2.2 UNIDADES FUNCIONALES DE UN COMPUTADOR ..... 2.1- 2.12

a) Unidad de Memoria 2.1 b) Unidad de Control 2.5 c) Unidad Aritmética-Lógica 2.6 d) Unidades de Entrada y Salida 2.8 e) Memorias de Respaldo 2.11

Cap. 3 ETAPAS DE LA SOLUCION DE UN PROBLEMA ..... 3.1 - 3.12

Formulación y Análisis del problema 3.1 Planteamiento algorítmico 3.2 Diagramas lógico-matemáticos 3.3 Programación 3.3 Codificación 3.10

Cap. 4 PROGRAMACION BASICA ..... 4.1 - 4.18

Descripción de Las Unidades Funcionales del Computador Digital ER-56 Standard Elektrik 4.1 Representación de la información de dicho computador 4.2 Estructura de la palabra de instrucción 4.3 Ejemplos 4.9

Cap. 5 ALGOL ..... 5.1 - 5.98

Introducción 5.1 Definición de ALGOL y ALCOR 5.4 Definiciones básicas 5.6 Rango de la representación interna de los números 5.8 Identificadores 5.9 Operador de definición 5.9 Variables 5.11 Expresiones Aritméticas 5.12 Ejemplos de expresiones correctas e incorrectas en ALGOL 5.14 Funciones standard y Expresiones Lógicas 5.17 Estructura de un Programa 5.24 Declaraciones, Programa elemental 5.24 Instrucciones 5.26 Rótulos y Las Instrucciones 'got to' y 'lógica' 5.37 Instrucción 'for' 5.45 Arreglos (Arrays) 5.51 Switch 5.57